

[KAIST IDEC] 시스템반도체설계 실무인력양성사업 컨소시엄 기업 모집

■ 사업 개요

- 사업목표 : 시스템반도체 분야 산업경쟁력 강화를 위한 산업계 수요 기반의 교육 과정 개발 및 교육센터 운영을 통한 실무인력 양성
- 총 사업기간 : 2022.04.01~2028.12.31(6년 9개월)
- 4차년도 사업기간 : 2025.01.01~2025.12.31(12개월)
- 사업 전문기관 : KIAT 한국산업기술진흥원(산업통상자원부 산하기관)
- 주관 수행기관 : KAIST 반도체설계교육센터(IDEC)

■ 장기(4개월) 교육 운영

- 교육대상 : 반도체 분야 취업을 희망하는 전공, 비전공의 **학부 졸업**(예정자), 컨소시엄 기업 추천자 등
- 교육 내용 : 시스템 반도체 설계에 특화된 6개 기술 트랙 운영

교육 내용					
아날로그 (칩설계)	아날로그 (PMIC)	아날로그 (RF IC)	디지털 (칩설계)	디지털 (FPGA)	인공지능 (AI)

- 기술분야별 교육 과정

구분	총 16주 과정				
아날로그	O/T 1일	기초 과정(6주)	심화 과정(6주)	응용실습(4주)	취업 연계 2일
디지털		기초 과정(8주)	심화 과정(4주)		
AI		기초 과정(8주)	심화 과정(4주)		

- 2025년 교육 내용
 - 제8기 : 2025.01~2025.04(4개월) / 아날로그 트랙(RF IC), 디지털 트랙(FPGA)
 - 제9기 : 2025.05~2025.08(4개월) / 아날로그 트랙(칩설계), 인공지능 AI 트랙
 - 제10기 : 2025.09~2025.12(4개월) / 아날로그 트랙(PMIC), 디지털 트랙(칩설계)

· 수강생 모집 현황

- 경희대, 성균관대, 중앙대 등 서울, 경기 및 지방 국립대의 우수 학생들 다수 지원

포스터

구분	제1기	제2기	제3기	제4기
교육기간	2022.08~2022.11	2023.01~2023.04	2023.05~2023.08	2023.09~2023.12
모집인원	80명	80명	80명	80명
신청인원	305명	530명	328명	228명
경쟁률	3.8:1	6.6:1	4.1:1	2.8:1

포스터				
	구분	제5기	제6기	제7기
	교육기간	2024.01~2024.04	2024.05~2024.08	2024.09~2024.12
	모집인원	80명	80명	80명
	신청인원	405명	262명	318
	경쟁률	5:1	3.3:1	3.9:1

평균 신청인원	339명
평균 경쟁률	4.2 : 1

■ 컨소시엄 기업 협약

- 협약 기간 : 협약일로부터 1년
- 기업 회원 등급별 의무 사항 및 혜택 사항

구분	골드(Gold) 회원사	실버(Silver) 회원사
의무사항	1. 연회비 : 기업당 연 300만원 2. 교육생 채용 시, 추가 납부: - 채용 학생 1인당 100만원 (단, 6개월 이상 재직한 경우에 한함) - 차년도 협약 여부와 관계없이 납부	1. 연회비 : 기업당 연 100만원 2. 교육생 채용 시, 추가 납부: - 채용 학생 1인당 100만원 (단, 6개월 이상 재직한 경우에 한함) - 차년도 협약 여부와 관계없이 납부
혜택사항	1. 교육생 우선 채용 기회 부여 2. 교육 컬리큘럼 기획 시, 참여 3. 교육과정 중 회사 소개 기회 제공 4. 채용 연계 프로그램(Job Fair) 참여 5. 수강생 선발 시, 기업 추천 인재 우선 선발 (해당 기업 재직자에 한함) 6. 수강생 선발 시 심사위원 으로 참여	1. 교육과정 중 회사 소개 기회 제공 2. 수강생 선발 시 기업 추천 인재 우선 선발 (해당 기업 재직자에 한함)

- 사업 소개 및 2025 년 컨소시엄 기업 참여 현황 [☞바로가기](#)

■ 컨소시엄 기업 신청 방법

- 신청방법 : 담당자에게 참여희망 메일 발송
- 담당자 : 전우숙 선임(042-350-4424, mayj@kaist.ac.kr)