

GEM5를 활용한 SoC 시뮬레이션 및 검증 교육 세미나

2025. 05. 16. (금) 10:00 - 15:00

판교글로벌R&D센터 207호

접수기간 : 2025년 4월 25일(금) ~ 5월 14일(수)

한국팹리스산업협회에서는 GEM5를 활용한 SoC 아키텍처 시뮬레이션 및 검증의 실제적 접근 공유 및 동기술의 실무 적용을 위한 인사인트 제공을 위해 다음의 교육 세미나를 개최하오니 관심 있는 분들의 많은 신청 바랍니다.

참가대상

- SoC 설계·검증 연구원 및 엔지니어 / GEM5 및 검증 시뮬레이션에 관심있는 재직자, 대학생, 대학원생 등

개요

- 일 시 : 2025. 05. 16. (금) 10:00 ~ 15:00 (점심식사 제공)
- 장 소 : 판교글로벌R&D센터 207호 (경기도 성남시 분당구 대왕판교로712번길 22)
- 공동주관 : 한국팹리스산업협회 / 한국전자통신연구원



<참가신청 바로가기>

프로그램 *교육 자료집 제공

일 정	주요 내용	비 고
10:00 ~ 10:50	GEM5 GUI 기반 SoC 아키텍처 개발 및 시뮬레이션	김원종 책임연구원 (한국전자통신연구원)
10:50 ~ 11:00	휴 식	-
11:00 ~ 11:40	Instruction Set Simulator 및 GEM5 동작 원리	노원우 교수 (연세대 전기전자공학부)
11:40 ~ 13:00	오 찬	-
13:00 ~ 13:30	GEM5의 Ruby 메모리 시스템을 활용한 멀티코어 CPU 모델링	김철한 연구원 (연세대 eSCaL)
13:30 ~ 13:35	휴 식	-
13:35 ~ 14:05	GEM5를 활용한 다양한 ISA Microarchitecture 모델링	박지호 연구원 (연세대 eSCaL)
14:05 ~ 14:10	휴 식	-
14:10 ~ 15:00	GEM5 기반 하드웨어 가속기 모델 개발	송해상 교수 (서원대 소프트웨어공학)

신청방법 (택 1)

- ① 홈페이지 신청
- '팹리스 교육 아카데미' 검색 (<http://edu-kfia.or.kr>)
- ② 이메일 신청 (kfia.jhc@gmail.com)
- ③ 구글독스 신청(상단 QR코드)

문의처

한국팹리스산업협회
031-706-9777, kfia.jhc@gmail.com