

중소벤처기업연수원 · 한국팹리스산업협회 협업연수 2024년 반도체 설계실습 교육 일정 안내

□ 연수 개요

- (장 소) 중소벤처기업연수원 PC실(세부장소 신청자 개별 안내)
- (연수대상) 반도체 설계 엔지니어 혹은 관심 있는 성인 학습자
- (지원내용) ①수강료 무료 ②기숙사 및 식사(조·중·석식) 무료 제공
- (신청방법) 중소벤처기업연수원 (ssup.kosmes.or.kr) 접속 - 회원가입 - 로그인 - 과정명 검색 - 신청
- (문 의 처) 중소벤처기업연수원 T.031-490-1242

□ 연수 일정

- 과정명 : [스마트제조] Cadence Xcelium 활용 Digital Simulation 및 Debugging

회차	일자	시간(총21H)	교육 내용	강사
2회	9.23(월) ~25(수)	09:00~17:00	■ Xcelium 툴 학습 - HDL(Verilog or System Verilog) 문법 및 Coding - Genus Synthesis Solution 이용한 Synthesis Flow 이해	조현우 *뉴링크 테크놀로지

점심 시간(12~13시)

- 과정명 : [스마트제조] Cadence Virtuoso 활용 아날로그 회로 설계 및 Layout Flow basic tool

회차	일자	시간(총21H)	교육 내용	강사
2회	9.2(월) ~4(수)	09:00~17:00	■ Virtuoso 툴 학습 - Virtuoso, PVS, Spectre 사용한 Analog Flow 실습 - Standard cell 설계 simulation, Layout Design	이희진 *뉴링크 테크놀로지

점심 시간(12~13시)