

시스템반도체 검증지원센터 개소식 개최 계획(안)

- '24. 9. 11. 한국전자기술연구원 -

1. 배경

- ❶ (AI반도체 개발 인프라 구축) 설계된 반도체 칩의 설계·신뢰성 검증체계 구축*을 통해 설계 소주기 지원 인프라 완성

* 기존 설계지원센터(설계-시제작 지원) + 신규 검증지원센터(검증-상용화 지원) 구축('24~'28, 국비 150억원)

** 설계-시제작-검증-상용화

시스템반도체 검증지원센터 지원내용

- ◇ (환경구축) 설계 검증 장비(HW+SW 제공) 및 설계 검증 전문인력 기술 체계 구축
- ◇ (설계·성능검증) 차량용·AI·초고속 유무선 통신 반도체 대상 검증 기술개발 및 실제 검증
- ◇ (상용화) ①반도체 설계 문제 분석, ②해결책 제안, ③첨단기술 적용 제시, ④수요연계 지원

- ❷ (팹리스 지원 프로그램 점검) 팹리스 기업 육성을 위한 정부의 전주기 One-stop 지원 서비스 종합 프로그램 현장 점검*

* 시스템반도체 설계지원센터

2. 행사개요(안)

- 일 시 : '24.09.30.(월), 14:00 ~ 15:30
1부(1시간): 검증지원센터, 2부(30분): 설계지원센터
- 장 소 : 성남 글로벌융합센터 (다목적홀, 검증지원센터)
- 주최/주관 : (주최) 산업통상자원부/산기평
(주관) 한국전자기술연구원
(후원) 경기도, 성남시
- 참 석 자 : 산업통상자원부, 경기도, 성남시, 한국산업기술기획평가원, 한국전자기술연구원, 한국반도체산업협회, 한국팹리스산업협회, 성남산업진흥원, 팹리스 관련 기업 등 100명 내외

3. 프로그램 [안]

시 간		프로그램	내 용 (진행 : 전문아나운서)	
◆ [식전행사]				
13:50~14:00	('10)	VIP환담	• 주요 VIP 환담	
◆ [개소식] 1부				
14:00~14:25	('25)	환영사/축사	• 행사 Openning, 내빈소개 • (환영사) 한국전자기술연구원 신희동 원장 • (축 사)	사회자
14:25~14:35	('5)	검증지원센터소개	• (주 제) "시스템반도체 검증지원센터 소개" • (발표자) 한국전자기술연구원 황태호 본부장	KETI
14:35~14:40	('5)	현판전달식	- 산업부 차관님 → 전자연 원장님 - VIP 기념촬영	사회자
14:40~15:00	('20)	개소식 및 기념촬영	• 시스템반도체 검증지원센터 세레모니 - Tape Cutting(기념촬영) → 센터 Tour	사회자
		전시시연	• 시스템반도체 관련 전시시연(3개사 내외)	검증지원센터 반도체 협회
◆ [현장 시찰] 2부				
15:00~15:10	('10)	현장시찰	이동 (글로벌융합센터 → 경기기업성장센터, 0.7km)	반도체 협회
15:10~15:15	('5)		시스템반도체 설계지원센터 소개	
15:15~15:30	('15)		시스템반도체 설계지원센터 현장시찰	